

*Баранов М.І., Україна, Харків, Муріс І.О., Україна, Харків*

**МОДЕЛЮВАННЯ ЕЛЕКТРОРОЗРЯДНИХ ПРОЦЕСІВ У  
ВИСОКОВОЛЬТНОМУ БАГАТОЗАОРНОМУ ПРИСТРОЇ З  
ПЛАСКИМИ МЕТАЛЕВИМИ ЕЛЕКТРОДАМИ**

У доповіді надані результати теоретичних досліджень, що пов'язані з наближеною оцінкою часу електричного пробоя одного з ідентичних ізоляційних проміжків у високовольтній багатозазорній конденсаторній конструкції плоского типу.

*Баранов М.И., Украина, Харьков, Мурис И.О., Украина, Харьков*

**МОДЕЛИРОВАНИЕ ЭЛЕКТРОРАЗРЯДНЫХ ПРОЦЕССОВ В  
ВИСОКОВОЛЬТНОМ МНОГОЗАОРНОМ УСТРОЙСТВЕ С  
ПЛОСКИМИ МЕТАЛЛИЧЕСКИМИ ЭЛЕКТРОДАМИ**

В докладе приведены результаты теоретических исследований, связанные с приближенной оценкой времени электрического пробоя одного из идентичных изоляционных промежутков в высоковольтной многозазорной конденсаторной конструкции плоского типа.

*Baranov M.I., Ukraine, Kharkov, Muris I.O., Ukraine, Kharkov*

**DESIGN OF ELECTRO-BIT PROCESSES IN HIGH-VOLTAGE  
MULTIGAP DEVICE WITH FLAT METALLIC ELECTRODES**

The results of theoretical researches, related to the close estimation of time of one electric hasp of identical isolatings intervals in the high-voltage multigap condenser construction of flat-type, are resulted in a report.