

Леонов С.Ю., Межеріцький О.С., Харків, Україна

СПІЛЬНЕ АНАЛОГО-ЦИФРОВЕ МОДЕЛЮВАННЯ ОБЧИСЛЮВАЛЬНИХ ПРИСТРОЇВ, ЩО ПРОЕКТУЮТЬСЯ

У доповіді розглядається можливість дослідження обчислювального пристрою і його інтерфейсних зв'язків за допомогою спільно цифрових і аналогових методів моделювання. Таке моделювання дозволяє окрім визначення правильності функціонування проектованого пристрою аналізувати вплив паразитних зв'язків, зовнішніх наведень і спотворення сигналів на вузли передачі даних

Леонов С.Ю., Межеріцький А.С., Харьков, Украина

СОВМЕСТНОЕ АНАЛОГО-ЦИФРОВОЕ МОДЕЛИРОВАНИЕ ПРОЕКТИРУЕМЫХ ВЫЧИСЛИТЕЛЬНЫХ УСТРОЙСТВ

В докладе рассматривается возможность исследования вычислительного устройства и его интерфейсных связей совместно с помощью цифровых и аналоговых методов моделирования. Такое моделирование позволяет помимо определения правильности функционирования проектируемого устройства анализировать влияние паразитных связей, внешних наводок и искажения сигналов на узлы передачи данных.

Leonov S.Yu., Megeritsky A.S., Kharkov, Ukraine

JOINT ANALOG-DIGITAL DESIGN OF THE DESIGNED COMPUTING DEVICES

In a report it is considered research of computing device and its interface connections jointly by the digital and analog methods of design. Such design allows besides determination the rightness of functioning designed device to analyse influence of parasite connections, external aiming and distortion of signals on the sites of communication of data