

Ивашко А.В., Лунін Д.О., Україна, Харків

СТРУКТУРИ ПРОЦЕСОРІВ ШВИДКИХ ТЕОРЕТИКО-ЧИСЕЛЬНИХ ПЕРЕТВОРЕНЬ

У доповіді розглянуті методи побудови структур процесорів швидких теоретико-чисельних перетворень, які можуть виявитися корисними для оцінки спектрально-кореляційних характеристик сигналів. При виборі структур бралася до уваги можливість їх реалізації на основі ПЛІС технологій. Приведені кількісні оцінки апаратної складності і продуктивності процесорів для різних порядків моделей.

Ивашко А.В., Лунин Д.А., Украина, Харьков

СТРУКТУРЫ ПРОЦЕССОРОВ БЫСТРЫХ ТЕОРЕТИКО-ЧИСЛОВЫХ ПРЕОБРАЗОВАНИЙ

В докладе рассмотрены методы построения структур процессоров быстрых теоретико-числовых преобразований, которые могут оказаться полезными для оценки спектрально-корреляционных характеристик сигналов. При выборе структур принималась во внимание возможность их реализации на основе ПЛИС технологий. Приведены количественные оценки аппаратной сложности и производительности процессоров для различных порядков моделей.

Ivashko A.V., Lunin D.A., Ukraine, Kharkov

STRUCTURES OF PROCESSORS OF FAST NUMBER THEORETIC TRANSFORMS (TRANSFORMATIONS)

The methods of construction of fast number theoretic transforms processors structures which can be useful for the estimation of spectral-correlation properties of signals are considered in a report. At the choice of structures possibility of their realization on basis FPGA was taken into account. The quantitative estimations of productivity of processors are resulted for the different orders of models.