

Дербунович Л.В., Бережная М.А., Королева Я.Ю., Рижикова М.Г. Украина, Харьков

РАЗРЯДНО – МОДУЛЬНЫЕ СЕТИ С РЕКОНФИГУРИРУЕМОЙ СТРУКТУРОЙ

Предложена структура реконфигурируемой однородной сети из однотипных процессорных модулей (ПМ). В структуру ПМ встроены генератор проверяющих тестов, сигнатурный анализатор и шинный коммутатор, что обеспечивает самотестируемость ПМ и проверку исправности соседнего ПМ, а также исключить неисправный ПМ из сети, заменяя его резервным.

Дербунович Л.В., Бережна М.А., Корольова Я.Ю., Рижикова М.Г. Україна, Харків

РОЗРЯДНО – МОДУЛЬНІ МЕРЕЖІ З РЕКОНФІГУРІРУЄМОЮ СТРУКТУРОЮ

Запропонована структура реконфігуріруємої однорідної мережі з однотипних процесорних модулів (ПМ). У структуру ПМ вбудовані генератор перевіряючих тестів, сигнатурний аналізатор і шинний комутатор, що забезпечує самотестіруємость ПМ і перевірку справності сусіднього ПМ, а також виключити несправний ПМ з мережі, замінюючи його резервним.

Derbunovich L.V., Berezhnaya M.A. Koroliova Ya. Yu., Ryzhikova M.H. Ukraine, Kharkov

BIT-SLICED ITERATIVE ARRAYS WITH RECONFIGURABLE STRUCTURE

This report presents the architecture of the reconfigurable iterative processor arrays composed of built-in test pattern generator, signature analyzer and switch modules. The PM includes test-control unit (TCU), which has tree main parts: a test pattern generator, a signature analyzer and data exchange unit. Inserted TCU allows to detect and isolate faulty PM.